PATENT ABSTRACTS OF JAPAN

(11) Publication number :

07-319871

(43) Date of publication of application: 08. 12. 1995

(51) Int. Cl.

G06F 17/27

(21) Application number :

06-108362

(71) Applicant: MATSUSHITA ELECTRIC IND CO LTD

(22) Date of filing:

23. 05. 1994

(72) Inventor:

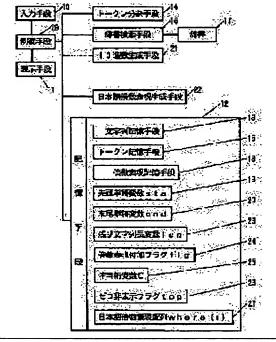
KINOSHITA HITOMI

(54) MORPHEME ANALYSIS DEVICE

(57) Abstract:

PURPOSE: To precisely analyze the expression of an English

CONSTITUTION: An input means 10 inputting an English character string, character string storage means 13 storing the English character string inputted from the input means 10, a token division means 14 dividing the English character string stored in the character string storage means 13 for respective tokens and a token storage means 15 storing the tokens divided by the token division means 14 are provided. A multiple expression storage means 18 storing the expression of the English multiple and a decimal number generation means 21 generating a decimal number from the token expressing a numerical value by referring to the tokens stored in the token storage means 15 and the expression of the English multiple stored in the multiple expression storage means 18 are provided.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or

application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of

rejection]

[Date of requesting appeal against examiner's

decision of rejection]

[Date of extinction of right]

Copyright (C); 1998, 2003 Japan Patent Office

(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-319871

(43)公開日 平成7年(1995)12月8日

(51) Int.Cl.⁶

識別記号

庁内整理番号

FΙ

技術表示箇所

G06F 17/27

8219-5L

G06F 15/38

E

審査請求 未請求 請求項の数2 OL (全 7 頁)

(21)出願番号

特顯平6-108362

(71)出顧人 000005821

松下鼠器產業株式会社

(22)出願日 平成6年(1994)5月23日 大阪府門真市大字門真1006番地

(72)発明者 木下 ひとみ

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

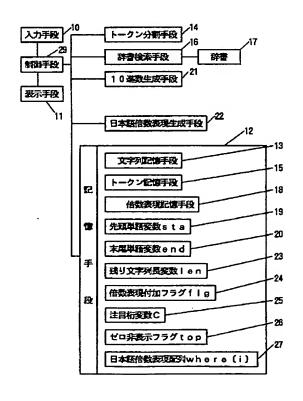
(74)代理人 弁理士 小鍜治 明 (外2名)

(54) 【発明の名称】 形態素解析装置

(57)【要約】

【目的】 英語の倍数表現を正しく解析する。

【構成】 英文字列を入力する入力手段10と、入力手 段10から入力された英文字列を記憶する文字列記憶手 段13と、文字列記憶手段13に記憶された英文字列を トークン毎に分割するトークン分割手段14と、トーク ン分割手段14により分割されたトークンを記憶するト ークン記憶手段15とを備え、英語倍数表現を記憶する 倍数表現記憶手段18と、トークン記憶手段15に記憶 されたトークンと倍数表現記憶手段18に記憶された英 語倍数表現とを参照して、数値を表現するトークンから 10進数を生成する10進数生成手段21とを有する。



1

【特許請求の範囲】

【請求項1】原文文字列を入力する入力手段と、前記入力手段から入力された原文文字列を記憶する文字列記憶手段と、前記文字列記憶手段に記憶された原文字列をトークン毎に分割するトークン分割手段と、前記トークン分割手段により分割されたトークンを記憶するトークン記憶手段とを備え、

原語倍数表現を記憶する倍数表現記憶手段と、前記トークン記憶手段に記憶されたトークンと前記倍数表現記憶 手段に記憶された原語倍数表現とを参照して、数値を表 現するトークンから、そのトークンに相当する10進数 を生成する10進数生成手段とを有することを特徴とす る形態素解析装置。

【請求項2】前記10進数生成手段が生成した10進数 に日本語倍数表現を付加する日本語倍数表現生成手段を 有することを特徴とする請求項1記載の形態素解析装 置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は入力した原文文字列の形態情報を出力する形態素解析装置に関するものである。

[0002]

【従来の技術】形態素解析機能を備えた機械翻訳装置により、原文文字列を翻訳するに先立ち、入力した原文文字列をトークン毎に分割し、各トークンに対応する辞書情報を獲得する形態素解析が行われる。

[0003]

【発明が解決しようとする課題】さて従来の形態素解析 装置では、原文を英文として例をあげると、次に述べる ように、入力した英文字列に英語倍数表現が含まれてい ると誤まった形態素情報が出力され、誤訳の原因となる という問題点があった。例えば「two hundre d and twenty-two」という英語倍数表 現が英文字列に含まれているとき、従来の形態素解析装 置ではスペースを区切り文字として区切り文字に挟まれ た英文字をトークンとするので、この英文字列は、「t woj, [hundred], [and], [twen ty-two」の4つのトークンに分割される。そし て、このまま機械翻訳装置により翻訳を行うと、「に ひゃくと にじゅうに」ないし「にひゃく と にじゅ うに」という訳語が得られる。もちろん、この際、正し い訳は「にひゃくにじゅうに (二百二十二、222)」 である。ここで、英語では「hundred」、「th ousand」、「million」、・・・というよ うな倍数表現の次に「and」が付されることがあり、 従来の形態素解析装置ではこのような「and」が英文 字列に含まれていると、この「and」の前後を分割し てしまうものであった。また以上、基数詞について述べ たが、「first」、「second」、・・・とい うような序数詞についても同様の問題点がある。

2

【0004】そこで本発明は、倍数表現を含む原文文字 列を正しく形態素解析することができる形態素解析装置 を提供することを目的とする。

[0005]

【課題を解決するための手段】本発明の形態素解析装置は、原文文字列を入力する入力手段と、入力手段から入力された原文文字列を記憶する文字列記憶手段と、文字列記憶手段に記憶された原文字列をトークン毎に分割するトークン分割手段と、トークン分割手段により分割されたトークンを記憶するトークン記憶手段とを備え、原語倍数表現を記憶する倍数表現記憶手段と、トークン記憶手段に記憶された原語倍数表現とを参照して、数値を表現するトークンから、そのトークンに相当する10進数を生成する10進数生成手段とを有する。

[0006]

【作用】上記構成により、入力された原文文字列に倍数 表現が含まれている際、この倍数表現が、倍数表現記憶 手段及び10進数生成手段により、10進数に変換され る。

[0007]

【実施例】次に図面を参照しながら本発明の実施例を説明する。図1は本発明の一実施例における形態素解析装置のプロック図、図2は本発明の一実施例における形態素解析装置の機能プロック図である。

【0008】尚、本実施例においては、英文を原文として説明する。図1において、1は図4~図8のフローチャートに沿う制御プログラムを記憶するROM(リードオンリーメモリ)、2はROM1の制御プログラムを実の行し他の各要素を制御するCPU(中央処理装置)、3は後述する各記憶領域などが設けられているRAM(ランダムアクセスメモリ)、4は原稿を読取り文字コードに変換して出力するOCR(光学式文字読取装置)、5はユーザが必要な情報を入力するためのキーボード、6はユーザに必要な情報を表示するためのCRT(カソードレイチューブ)、7は辞書が設けられたハードディスク装置である。

【0009】図2において、10は英文字列を入力する 入力手段であり、図1のOCR4、キーボード5がこれ 40 に対応する。11は処理状況などを表示する表示手段で あり、図1のCRT6がこれに対応する。12はRAM 3に設けられる記憶手段であり、13は入力手段10か ら入力された英文字列を記憶する文字列記憶手段、14 は文字列記憶手段13内の英文字列を、区切り文字(ス ペース、カンマ、セミコロン、感嘆符、疑問 符、カッコなど)を参照しながらトークンに分割するト ークン分割手段、15は分割されたトークン群を記憶す るトークン記憶手段、16はハードディスク装置7に格 納された辞書17を検索する辞書検索手段、18は図3 50 に示すような英語倍数表現パターン、倍数(詳細は後 述) などを記憶する倍数表現記憶手段、19は数値を表 現するトークンの先頭単語が代入される先頭単語変数 s ta、20は同末尾単語が代入される末尾単語変数en d、21はトークン記憶手段15に記憶されたトークン と倍数表現記憶手段18に記憶された原語倍数表現とを 参照して数値を表示するトークンから10**進数を生成す** る10進数生成手段、22は10進数生成手段21が生 成した10進数に「億」、「万」等の日本語倍数表現を 付加する日本語倍数表現生成手段である。また23は日 本語倍数表現生成手段・22が駆動される際、10進数の うち未だ処理をされていない残り文字列の長さを示す残 り文字列変数 1 e n 、 2 4 は日本語の倍数表現を付加す べきとき「1」、そうでないとき「0」の値を持つ倍数 表現付加フラグ flg、25は10進数のうち現在注目 している注目桁を示す注目桁変数 C、26は「億」など の日本語の倍数表現に後続する0を表示すべきでないと き「1」、表示すべきとき「0」の値を持つゼロ非表示 フラグtopである。ここで、日本語の倍数表現に続く 0は通常表示しない(例えば、「1億0030万」では なく「1億30万」と表示する)という慣例があるが、 このゼロ非表示フラグtopはこの慣例に従った表示を 実現するためのものである。また27は10進数を日本 語の倍数表現を用いて表示した文字列としての日本語倍 数表現配列where [i]である。ここで、カウンタ iは日本語倍数表現を用いた文字列の先頭文字からの文 字数の値である。

【0010】図3(a)は、本発明の一実施例における 英語倍数表現パターンの構成図、図3(b)は本発明の 一実施例における倍数表現英単語とその倍数との関係図 であり、いずれも倍数表現記憶手段18に格納されてい る。図3(a)中、CARDは基数詞(例えば、「tw o」、「twenty-two」など、但し、倍数表現 英単語を除く)、A\$は「hundred」、「tho usand」、・・などの倍数B(10のべき乗)を 示す倍数表現英単語、ORDは「first」、「se cond」、「third」、・・などの序数詞であ る。そして倍数表現英単語を用いた英語の数値表現は、 図3(a)の各パターンのいずれかに該当する。

【0011】次に図4~図9を参照しながら、本実施例における形態素解析装置の処理の流れについて説明する。ここで図4~図8は、本発明の一実施例における形態素解析装置のフローチャート、図9(a)~(c)は本発明の一実施例における形態素解析装置の処理過程説明図である。まず図4は処理の概要を示している。

【0012】まずステップ1にて、英文字列が入力され 文字列記憶手段13に格納される。ここでは図9(a)。 に示すように「I saw twenty-two h undred and five peoples i n the holl.」という英文字列が入力された ものとする。次に、トークン分割手段14がこの英文字 50

列をトークン毎に分割したトークンリストを作成しトークン記憶手段15に格納する(ステップ2)。ここでは、トークンリストは図9(b)に示すように、トークン毎に前後双方向のポインタ(矢印)で連結した構成となっており、先頭のトークン「I」と末尾のトークン「.」の一方のポインタは便宜上「NULL」を指すこととしている。

【0013】次にステップ3にて各トークンについて辞書情報が獲得され、ステップ4にて図5に示す倍数表現10 処理(詳細は後述)が行われる。その結果、英語倍数表現が英文字列中に存在すれば10進数生成手段21が10進数を生成する。そこで処理後の英文字列について10進数が存在するかどうか調べ(ステップ5)、存在すれば、10進数を図6~図8に示す日本語倍数表現処理(詳細は後述)を施し(ステップ6)、以上を終了までくり返す(ステップ7)。

【0014】次にステップ4の倍数表現処理について図5に基づき説明する。ここで図5では倍数表現英単語A\$として「hundred」を採用した処理を示しているが、他の倍数表現英単語についても同様の処理により対応できる。

【0015】さてステップ11にて、英文字列に「hu ndred」が存在するかどうか調べる。なければ「h undred」についての処理を終える。一方、「hu ndred」が存在すれば、「hundred」の前に CARD (基数詞) があるかどうか調べる (ステップ1 2)。なければ「hundred」をそのまま「ひゃく (百)」又は「100」と訳せばよいから「hundr ed」の処理を終え、あれば「hundred」の前の 30 CARDを変数staに格納する(ステップ13)。ま た一旦「hundred」を変数endに格納する(ス テップ14)。次にステップ15にて、「hundre d」の次がCARDかどうか調べる。CARDであれば 「hundred」の次のCARDを変数endに格納 し(ステップ16)、ステップ17へ進む。この場合、 図3 (a) のNo. 3のパターンとなる。一方、ステッ プ15の判定が「否」であれば、「hundred」の 次が"and"であるかどうか調べる(ステップ1 8)。"and"でなければステップ17へ進む。"a nd"であれば"and"の次がCARDかどうか調べ る (ステップ19)。 そうであれば"and"の次のC ARDを変数endに格納する(ステップ20)。そし てステップ17にて、変数staから変数endまで を、10進数生成手段21が10進数に変換する。この 変換は、"and"を和記号(+)におきかえるととも に、CARD× (A \$ に対応する倍数B) という演算に より行う。

【0016】ここで図9 (b) のトークンリストの例では、「hundred」が存在し (ステップ11)、「hundred」の前は「twenty-two」と

いうCARDであるから(ステップ12)、変数staに「twenty-two」というCARDが格納される(ステップ13)。そして一旦「hundred」が変数endに格納され(ステップ14)、「hundred」の次はCARDでなく"and"であるから(ステップ15,18)、"and"の次の「five」というCARDが変数endに格納される(ステップ19,20)。そしてステップ17の10進数変換が行われるのであるが、この変換により、変数staから変数endまでの「twenty-two hundred and five」という表記が「22×100+5」=「2205」という10進数の文字列に置き換えられる。

【0017】次にステップ6の10進数を日本語の倍数表現に変更する日本語倍数表現処理について、図6~図8を参照しながら説明する。図6では「億」以上の桁の処理を示す。まずステップ30にて、日本語倍数表現生成手段22は10進数を入力する。次にステップ31にて、日本語倍数表現配列where〔i〕(以下単に配列where〔i〕という)のカウンタiに0をセットし、倍数表現付加フラグf1g(以下単にフラグf1gという)に0(付加しない)をセットし、注目桁変数C(以下単に変数Cという)を先頭桁にし、残り文字列長で数1en(以下単に変数1enという)を10進数の全桁数とする。そして、ステップ32にて変数1enが8を越えているか調べ、越えなければステップ40へ移る。

【0018】ステップ33では、フラグflgに1をセ ットし、配列where[i]に変数Cを代入し、カウ ンタiをインクリメントする(ステップ33~35)。 そして変数 lenが4の倍数であれば配列where [i] にカンマ", "を代入する(ステップ36, 3 7)。以下この処理をカンマ処理という。ここで、カン マは4桁おきに付与されるので、このように変数1en が4の倍数かどうかチェックしている。次いでステップ 34にて10進数の1桁分の処理がすんだので、変数1 e nをデクリメントし (ステップ38)、注目する桁を 1桁くり下げ(ステップ39)、ステップ32に戻る。 【0019】一方ステップ40では、変数 f 1 g が 1 か どうか調べ、1でなければ図7の処理へ移る。1であれ ば、億以上の桁が存在したため、ステップ33において フラグ flgに1がセットされたものであり、配列wh ere〔i〕の現在の処理中の桁に「億」をセットし (ステップ44)、カウンタiをインクリメントして (ステップ42)、図7の処理へ移る。

【0020】図7のステップ43では、フラグtopを 1 (ゼロ非表示)とし、ステップ44ではフラグflg を0 (倍数表現を付加しない)としてステップ45へ移 る。ステップ45では変数1enが4を越えているかど 50

うか調べる。越えているならば、残りの桁が万以上であることになる。そしてステップ46では、フラグ topが1でありかつ変数 Cが0であるかどうか調べる。これが是であれば、変数1enをデクリメントし(ステップ47)、変数 Cを1桁下げて(ステップ48)ステップ

6

45〜戻る。この処理により、「億」に直接後続する0 を省略することができる。

【0021】ステップ46の判断が否であれば、フラグtopを0(ゼロ表示)とし(ステップ52)、フラグ10 flgに1をセットし(ステップ53)、配列where[i]の現在注目している桁に変数Cをセットし(ステップ54)、カウンタiをインクリメントする(ステップ55)。そしてステップ56~58において前述したカンマ処理(ステップ36~37と同様)を行ってステップ47へ戻る。一方、ステップ45において変数1enが4を越えないときは、残りの桁が万を越えていないものであり、ステップ49にてフラグflgが1(倍数表現を付加する)ならば、配列where[i]の現在注目している桁に「万」をセットし(ステップ5

0)、カウンタiをインクリメントして(ステップ5 1)、図8の処理へ移る。一方、ステップ59にてフラグflgが1ならばそのまま図8の処理へ移る。次に図8では千以下の桁について図7と同様の処理が行われる(ステップ59~69)。以上の処理が、変数1enが0になるまで行われたら図4のステップ7へ戻る。

【0022】なお、本実施例では、原文を英語として本 発明を説明したが、英語と同様な文法形態を有する外国 語であれば本発明の効果が得られることは言うまでもな い。

0 [0023]

40

【発明の効果】本発明の形態素解析装置は、原文文字列を入力する入力手段と、入力手段から入力された原文文字列を記憶する文字列記憶手段と、文字列記憶手段に記憶された原文字列をトークン毎に分割するトークン分割手段と、トークン記憶手段により分割されたトークンを記憶するトークン記憶手段とを備え、原語倍数表現記憶手段と、トークン記憶手段に記憶された原語倍数表現とを参照して、数値を表現するトークンから、そのトークンに相当する10進数を生成する10進数生成手段とを有するので、原語特有の倍数表現を10進数に変換し、正しく形態素解析することができる。

【図面の簡単な説明】

【図1】本発明の一実施例における形態素解析装置のプロック図

【図2】本発明の一実施例における形態素解析装置の機能ブロック図

【図3】(a)本発明の一実施例における英語倍数表現パターンの構成図

(b) 本発明の一実施例における倍数表現英単語とその

倍数との関係図

【図4】本発明の一実施例における形態素解析装置のフローチャート

【図5】本発明の一実施例における形態素解析装置のフローチャート

【図6】本発明の一実施例における形態素解析装置のフローチャート

【図7】本発明の一実施例における形態素解析装置のフローチャート

【図8】本発明の一実施例における形態素解析装置のフ 10 ローチャート

【図9】(a)本発明の一実施例における形態素解析装

置の処理過程説明図

(b) 本発明の一実施例における形態素解析装置の処理 過程説明図

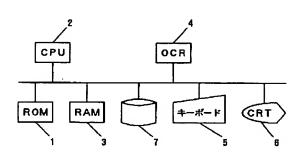
8

(c) 本発明の一実施例における形態素解析装置の処理 過程説明図

【符号の説明】

- 10 入力手段
- 13 文字列記憶手段
- 14 トークン分割手段
- 15 トークン記憶手段
- 18 倍数表現記憶手段
- 21 10進数生成手段

【図1】



[図3]

(a)	No.	英語倍数表現パターン		
	1	CARD A\$		
	2	CARD A\$+" th"		
	3	CARD A\$ CARD		
	4	CARD A\$ and CARD		
	5	CARD A\$ "and" ORD		

(b)	Nο.	倍數表現英単語 A \$	倍 数 B
	1	hundred	1 0 0
	2	thousand	1000
	3	million	1000000
	N	:	•

【図2】

